

DAFTAR ISI

		Halaman
LEMBAR PERNYATAAN		i
LEMBAR PENGESAHAN		ii
ABSTRAK		iii
PENGHARGAAN		iv
DAFTAR ISI		v
DAFTAR GAMBAR		vii
DAFTAR TABEL		viii
		
BAB I	PENDAHULUAN	1
1.1.	Latar Belakang	1
1.2.	Rumusan Masalah	2
1.3.	Tujuan Penelitian	2
1.4.	Batasan dan Ruang Lingkup Penelitian	2
1.5.	Sistematika Penulisan	2
BAB II	TINJAUAN PUSTAKA	4
2.1.	Pendahuluan	4
2.2.	Kajian Teori	4
2.3	GSM (<i>Global System for Mobile Communication</i>)	5
2.4	Ponsel (<i>Handphone</i>)	6
2.5	DTMF <i>Decoder</i>	8
2.6	<i>Demultiflexer</i>	9
2.5	Relai	11
2.5.1	Relai <i>Latching</i>	12
2.5.2	Relai SPST	13
2.5.3	Relai SPDT	13

BAB III	METODOLOGI PELAKSANAAN	15
3.1.	Pendahuluan	15
3.2.	Alir Pembuatan Sistem	15
3.3.	Perancangan Alat	16
3.3.1	Blok Alat	17
3.3.2	Blok DTMF <i>Decoder</i>	18
3.3.3	Blok <i>Demultiflexer</i>	19
3.3.4	Relay <i>Switching</i>	20
3.5	Cara Kerja Alat	22
BAB IV	HASIL DAN ANALISIS	24
4.1.	Pendahuluan	24
4.2.	Pengujian dan Analisis Setiap Blok	24
4.2.1	Pengujian Blok DTMF <i>Decoder</i>	24
4.2.1.1	Pengujian Level Tegangan Pada Keluaran DTMF <i>Decoder</i>	25
4.2.1.2	Pengujian Level Arus Pada Keluaran DTMF <i>Decoder</i>	26
4.2.2	Pengujian Blok <i>Demultiflexer</i>	27
4.2.2.1	Pengujian Level Tegangan Pada Keluaran <i>Demultiflexer</i>	27
4.2.2.2	Pengujian Level Arus Pada Keluaran <i>Demultiflexer</i>	29
4.2.3	Pengujian Blok Rangkaian Relai <i>Switching</i>	30
4.2.3.1	Pengujian Level Tegangan Pada Keluaran Relai <i>Switching</i>	30
4.2.3.2	Pengujian Level Arus Pada Keluaran Relai <i>Switching</i>	32
4.3	<i>Pengujian dan Analisis Blok Sistem Keseluruhan</i>	33
4.3.1	Pengujian Level Tegangan Saat Pada Blok Sistem Keseluruhan	33
4.3.2	Pengujian Level Arus Saat Pada Blok Sistem Keseluruhan	35
BAB V	PENUTUPAN	38
5.1	Kesimpulan	38
5.2	Saran	38
Daftar Pustaka		
Lampiran		