

## DAFTAR GAMBAR

		<b>Halaman</b>
2.1	Model Proses Sinyal Antena Pengirim dan Penerima	7
2.2	Struktur Dasar Antena Microstrip	8
2.3	Bentuk Patch Antena Fractal Mikrostrip	10
2.4	Pola Radiasi Antena Isotropic	13
2.5	Pola Radiasi Antena Omnidirectional	14
2.6	Mikrostrip Line feed	17
2.7	Saluran Antena Mikrostrip	18
3.1	Diagram Alir Perancangan Antena Mikrostrip	20
3.2	Desain Single Patch	24
3.3	Grafik Return Loss Desain Awal	24
3.4	Grafik VSWR desain Awal	25
3.5	Single Patch Metode Fractal Sierpinski	26
3.6	Grafik return Loss Desain Awal Fractal Sierpinski	27
3.7	Grafik VSWR Desain Awal Fractal Sierpinski	27
3.8	Desain Iterasi Dengan 8 Ring Slot	28
3.9	Grafik Return Loss dengan 8 Ring Slot	28
3.10	Grafik VSWR dengan 8 Ring Slot	29
3.11	Lebar Saluran Pencatu 50 $\Omega$	31
3.12	Lebar Saluran Pencatu 100 $\Omega$	31
3.13	Lebar Saluran Pencatu 35 $\Omega$	32
3.14	Saluran Pencatu	32
3.15	Desain Awal Array 2x1 Sierpinski carpet	33
3.16	Grafik Nilai Return Loss pada Array 2x1	34
3.17	Grafik Nilai VSWR pda Array 2x1	34
3.18	Desain Iterasi Ketiga Array 2x1	35
3.19	Grafik return Loss Iterasi Ketiga Array 2x1	36
3.20	Grafik VSWR Iterasi Ketiga Array 2x1	37
3.21	Simulasi Gain Antena Mikrostrip Array Sierpinski Carpet	37
4.1	Grafik Return Loss Keseluruhan Simulasi	38

4.2	Grafik VSWR Keseluruhan Simulasi	39
4.3	Desain Antena Sierpinski Carpet 2x1	40
4.4	Desain Antena Array 2x1 Tanpa Sierpinski Carpet	40
4.5	Perbandingan Gain Patch Tunggal dan Array Sierpinski Carpet	42
4.6	Antena Mikrostrip Tampak Depan	43
4.7	Antena Mikrostrip Tampak Belakang	43
4.8	Hasil pengukuran Return Loss	44
4.9	Grafik VSWR Network Analyzer	46
4.10	Antena Pemancar Jenis Horn	48
4.11	Posisi Penempatan Antena pada Saat Pengukuran	48
4.12	Grafik Pola Radiasi Antena Mikrostrip	50
4.13	Grafik Return Loss Perbandingan Pengukuran dan Simulasi	52
4.14	Grafik VSWR Perbandingan Pengukuran dengan Simulasi	54

