

## **TUGAS AKHIR**

# **Desain Antena Mikrostrip *Patch Rectangular E-Slot* Pada Frekuensi 38 GHz Dengan Teknik *Defected Ground Structure* Berbentuk Slot Segitiga**

Diajukan guna melengkapi sebagian syarat dalam mencapai  
gelar Sarjana Strata Satu (S1)



Disusun oleh :

UNAMA V E : Dewi Ayu Jhonly Putri

NIM : 41417120046

Program Studi : Teknik Elektro

**PROGRAM STUDI TEKNIK ELEKTRO**

**FAKULTAS TEKNIK**

**UNIVERSITAS MERCU BUANA**

**JAKARTA**

**2019**